# Per generare l'eseguibile mkspiffs che converte una directory in una immagine (.img)

# Spostarsi nella cartella dove hai il sorgente:

# /media/pdm/msys32/home/CCATTANEO/projects/mkspiffs/src

# Dare il comando:

# make

# Per creare l’immagine con mkspiffs (.img)

Su Windows:

./mkspiffs.exe -c */home/CCATTANEO/projects/16\_spiffs/percreazioneanagrafica180320* -b 8192 -p 256 -s 1048576 */home/CCATTANEO/projects/16\_spiffs/spiffs\_image.img*

*Su Linux:*

./mkspiffs -c */media/pdm/msys32/CCATTANEO/projects/16\_spiffs/percreazioneanagrafica180320* -b 8192 -p 256 -s 1048576 */media/pdm/msys32/home/CCATTANEO/projects/16\_spiffs/spiffs\_image.img*

# Per flashare la immagine

Su Windows:

python $IDF\_PATH/components/esptool\_py/esptool/esptool.py --chip esp32 --port COM10 --baud 115200 write\_flash --flash\_size detect ***0x180000*** */home/CCATTANEO/projects/16\_spiffs/spiffs\_image.img*

*Su Linux:*

*python $IDF\_PATH/components/esptool\_py/esptool/esptool.py --chip esp32 --port /dev/ttyUSB0 --baud 115200 write\_flash --flash\_size detect* ***0x180000*** */media/pdm/msys32/home/CCATTANEO/projects/16\_spiffs/spiffs\_image.img*

*Se modifichi I parametri del SPIFFS devi ricompilare il mkspiffs.exe andando a sostituire il sdkconfig.h con quello del tuo progetto. Infatti tali parametri* ***SPIFFS\_BASE\_ADDR (0x110000),*** ***SPIFFS\_SIZE (1M) , SPIFFS\_LOG\_BLOCK\_SIZE (8192) e SPIFFS\_LOG\_PAGE\_SIZE (256), riguardano :***

* *Sia la tua partition table del tuo progetto (****BASE\_ADDR*** *e* ***SPIFFS\_SIZE****)*
* *Che il componente spiffs per poter funzionare* ***SPIFFS\_LOG\_BLOCK\_SIZE , SPIFFS\_LOG\_PAGE\_SIZE, BASE\_ADDR*** *e* ***SPIFFS\_SIZE***

*config* ***SPIFFS\_BASE\_ADDR***

*hex "SPIFFS Base address"*

*range 0x100000 0x1FFE000*

*default 0x110000*

*help*

*Starting address of the SPIFFS area in ESP32 Flash*

*Write the address in hex format, 0x180000*

*config* ***SPIFFS\_SIZE***

*int "SPIFFS Size in bytes"*

*range 262144 2097152*

*default 1048576*

*config* ***SPIFFS\_LOG\_BLOCK\_SIZE***

*int "SPIFFS Logical block size"*

*range 4098 65536*

*default 8192*

*config* ***SPIFFS\_LOG\_PAGE\_SIZE***

*int "SPIFFS Logical page size"*

*range 256 2048*

*default 256*

*help*

*Set it to the phisycal page size og the used SPI Flash chip.*